Description

בסימולציה זו אנו מבצעים כתיבה לרגיסטר הרביעי של רכיב הCORE ולאחר מכן מבצעים קריאה של רגיסטר זה.

ניתן לראות כי המידע שכתבנו בתחילה לרגיסטר נשמר בו בהצלחה ויוצא כפלט לאחר בקשת הקריאה.